

6/19/1

DIALOG(R) File 347:JAPIO  
(c) 2004 JPO & JAPIO. All rts. reserv.

06667591 \*\*Image available\*\*  
DIGITAL CAMERA AND IMAGE PICKUP DEVICE

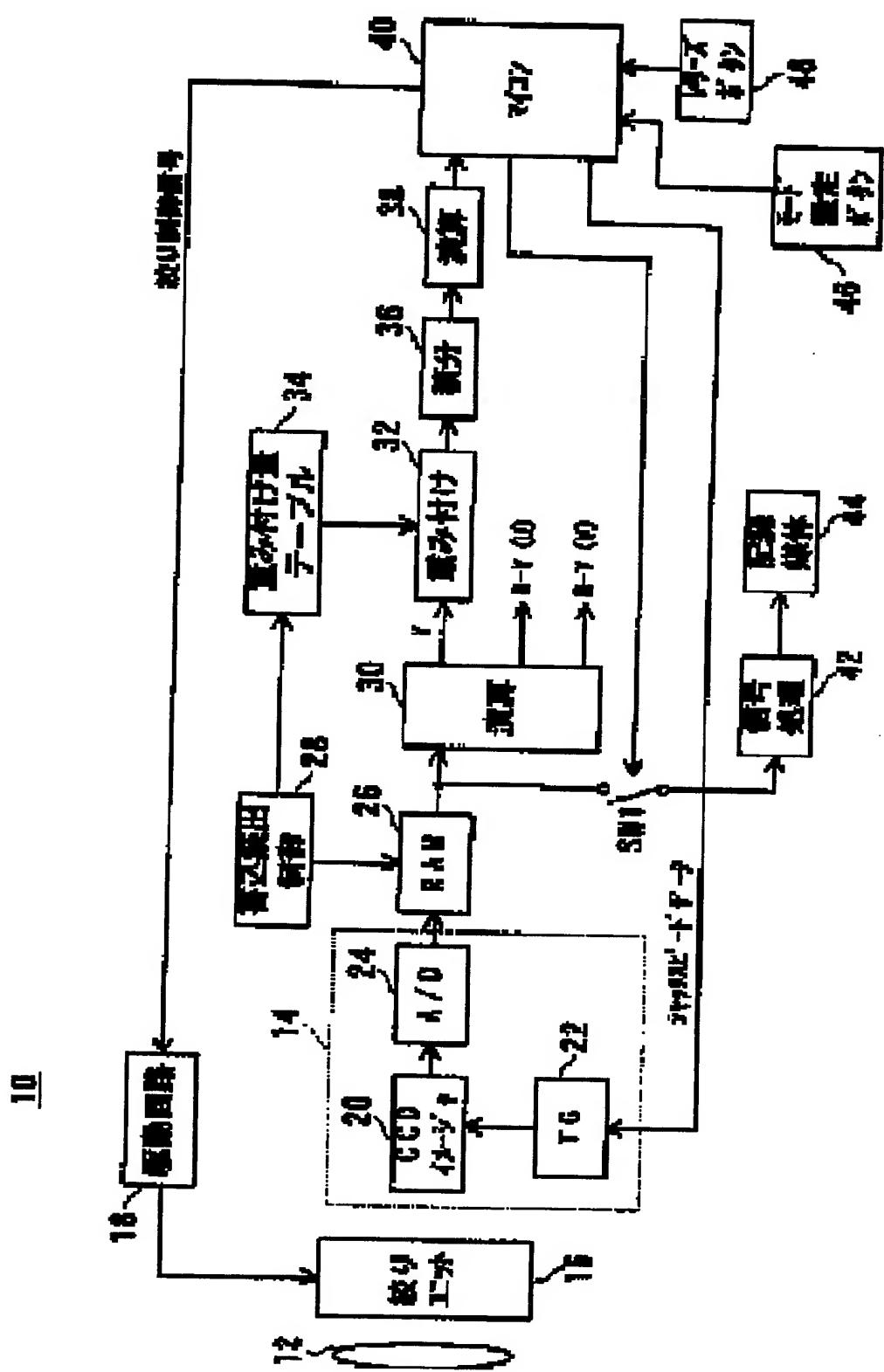
PUB. NO.: 2000-253415 A]  
PUBLISHED: September 14, 2000 (20000914)  
INVENTOR(s): KOBAYASHI AKIO  
OKADA HIDESHI  
APPLICANT(s): SANYO ELECTRIC CO LTD  
APPL. NO.: 11-338427 [JP 99338427]  
FILED: November 29, 1999 (19991129)  
PRIORITY: 10-373249 [JP 98373249], JP (Japan), December 28, 1998  
(19981228)  
INTL CLASS: H04N-009/07; H04N-009/04

#### ABSTRACT

PROBLEM TO BE SOLVED: To obtain a digital camera in which the generation of noise is prevented at a low cost.

SOLUTION: A primary color filter is fitted to the front of a CCD imager 20. An optimum shutter speed is calculated on the basis of a camera signal outputted from the imager 20 at the time of preexposure. When the calculated optimum shutter speed is low, a timing generator 22 drives the imager 20 by a pixel mixed reading procedure. Electric charges are read out first from part of light receiving elements to a vertical transfer register and then transferred in the vertical direction. When the charges are transferred by a prescribed distance, charges are read out from another part of the light receiving elements. Thus electric charges corresponding to the same color element are mixed in the vertical transfer register. That is, filter processing for removing folded components is executed in the image 20. Consequently, noise can be removed without newly preparing a filter circuit.

COPYRIGHT: (C) 2000, JPO



(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開2000-253415

(P2000-253415A)

(43)公開日 平成12年9月14日(2000.9.14)

(51) Int.Cl.<sup>7</sup>  
H 0 4 N 9/07  
9/04

### 識別記号

FI  
H04N 9/07  
9/01

## テーマコード(参考)

審査請求 有 請求項の数 8 OL (全 11 頁)

(21)出願番号 特願平11-338427  
(22)出願日 平成11年11月29日(1999.11.29)  
(31)優先権主張番号 特願平10-373249  
(32)優先日 平成10年12月28日(1998.12.28)  
(33)優先権主張国 日本(JP)

(71) 出願人 000001889  
三洋電機株式会社  
大阪府守口市京阪本通2丁目5番5号

(72) 発明者 小林 昭男  
大阪府守口市京阪本通2丁目5番5号 三  
洋電機株式会社内

(72) 発明者 岡田 秀史  
大阪府守口市京阪本通2丁目5番5号 三  
洋電機株式会社内

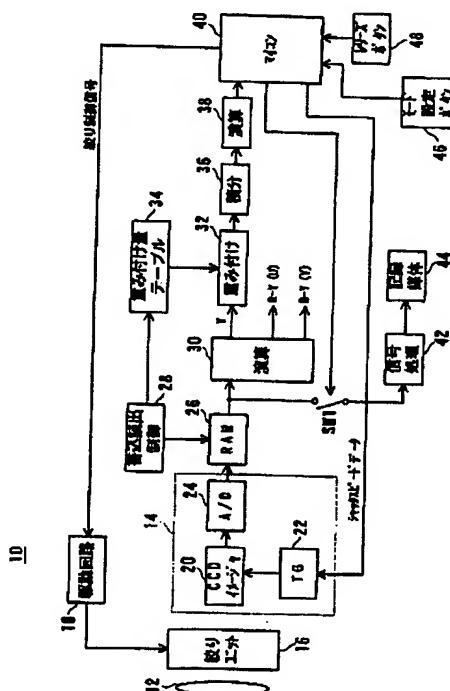
(74) 代理人 100090181  
弁理士 山田 義人

(54) [発明の名称] デジタルカメラおよび撮像装置

(57) 【要約】

【構成】 CCDイメージヤ20の前面には、原色フィルタが装着される。最適シャッタスピードは、プリ露光時にCCDイメージヤ20から出力されたカメラ信号に基づいて算出される。算出された最適シャッタスピードが低速であれば、タイミングジェネレータ22は、画素混合読み出し方式でCCDイメージヤ20を駆動する。電荷はまず一部の受光素子から垂直転送レジスタに読み出され、垂直方向に転送される。電荷が所定距離だけ転送されると、他的一部の受光素子から電荷が読み出される。これによって、同じ色要素に対応する電荷が垂直転送レジスタ上で混合される。つまり、折り返し成分を取り除くフィルタ処理がCCDイメージヤ内で行われる。

【効果】 フィルタ回路を新たに設けることなく、ノイズを除去することができる。



【特許請求の範囲】

【請求項 1】複数の受光素子および複数の垂直転送レジスタを持つインターライン転送方式のCCDイメージヤ、

複数の色要素が配置されたかつ1つの受光素子に1つの色要素が対応する色フィルタ、および前記CCDイメージヤを駆動する駆動手段を備え、

前記色フィルタは複数色の色要素が配置された垂直列を持ち、

前記駆動手段は同色の色要素に対応する電荷どうしが前記垂直列に対応する垂直転送レジスタ上で混合されるように前記CCDイメージヤを駆動する、デジタルカメラ。

【請求項 2】前記駆動手段は、第1受光素子で生成された第1電荷を前記垂直転送レジスタに読み出す第1読み出し手段、前記第1電荷を垂直方向に転送する垂直転送手段、および前記第1電荷が所定距離の垂直転送を施されたときに、第2受光素子で生成された第2電荷を前記垂直転送レジスタに読み出す第2読み出し手段を含み、前記第1受光素子および前記第2受光素子は同色の色要素に対応する、請求項1記載のデジタルカメラ。

【請求項 3】前記垂直列には2色の色要素が交互に配置され、

前記所定距離は2つの受光素子の垂直方向における長さに相当する、請求項2記載のデジタルカメラ。

【請求項 4】前記色フィルタは原色の色要素がペイヤ配列されたフィルタである、請求項1記載のデジタルカメラ。

【請求項 5】前記垂直転送レジスタは複数のメタルによって形成され、少なくとも3つのメタルが1つの受光素子に割り当てられる、請求項1記載のデジタルカメラ。

【請求項 6】被写体像を前記CCDイメージヤに露光する露光手段、

前記CCDイメージヤの最適露光量を算出する算出手段、

前記最適露光量を前記露光手段に設定する設定手段、および前記最適露光量に応じて前記第2読み出し手段を不能化する不能化手段をさらに備える、請求項1記載のデジタルカメラ。

【請求項 7】前記最適露光量はシャッタースピードに基づいて規定され、

前記不能化手段は前記シャッタースピードが所定値よりも高速になったときに前記第2読み出し手段を不能化する、請求項6記載のデジタルカメラ。

【請求項 8】複数の受光素子および複数の垂直転送レジスタを持つインターライン転送方式のCCDイメージヤ、

複数の色要素が配置されたかつ1つの受光素子に1つの色要素が対応する色フィルタ、および前記CCDイメー

ジヤを駆動する駆動手段を備え、

前記色フィルタは複数色の色要素が配置された垂直列を持ち、

前記駆動手段は同色の色要素に対応する電荷どうしが前記垂直列に対応する垂直転送レジスタ上で混合されるように前記CCDイメージヤを駆動する、撮像装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】この発明は、デジタルカメラおよび撮像装置に関し、特にたとえば、CCDイメージヤの受光素子から電荷を読み出して低解像度のカメラ信号を生成するデジタルカメラおよびこのようなデジタルカメラに適用される撮像装置に関する。

【0002】

【従来の技術】従来のこの種のデジタルカメラでは、CCDイメージヤから電荷を間引いて読み出す場合、読み出された電荷は個別に転送され、CCDイメージヤから個別に出力されていた。

【0003】

【発明が解決しようとする課題】しかし、電荷の間引き読み出しが電荷のサンプリングと等価であり、サンプリング定理によれば、出力されたカメラ信号に折り返し成分が含まれてしまう。このような折り返し成分を除去するにはフィルタを設ければよいが、そうするとフィルタを追加した分だけコストがかかる。

【0004】それゆえに、この発明の主たる目的は、低成本でノイズの発生を防止することができる、デジタルカメラを提供することである。

【0005】この発明の他の目的は、低成本でノイズの発生を防止することができる、撮像装置を提供することである。

【0006】

【課題を解決するための手段】第1の発明は、複数の受光素子および複数の垂直転送レジスタを持つインターライン転送方式のCCDイメージヤ、複数の色要素が配置されたかつ1つの受光素子に1つの色要素が対応する色フィルタ、およびCCDイメージヤを駆動する駆動手段を備え、色フィルタは複数色の色要素が配置された垂直列を持ち、駆動手段は同色の色要素に対応する電荷どうしが垂直列に対応する垂直転送レジスタ上で混合されるようにCCDイメージヤを駆動する、デジタルカメラである。

【0007】第2の発明は、複数の受光素子および複数の垂直転送レジスタを持つインターライン転送方式のCCDイメージヤ、複数の色要素が配置されたかつ1つの受光素子に1つの色要素が対応する色フィルタ、およびCCDイメージヤを駆動する駆動手段を備え、色フィルタは複数色の色要素が配置された垂直列を持ち、駆動手段は同色の色要素に対応する電荷どうしが垂直列に対応する垂直転送レジスタ上で混合されるようにCCDイメ

ージャを駆動する、撮像装置である。

#### 【0008】

【作用】第1の発明によれば、インターライン転送方式のCCDイメージャは複数の受光素子および複数の垂直転送レジスタを持ち、色フィルタを形成する複数の色要素は複数の受光素子に1つずつ対応する。CCDイメージャは、駆動手段によって駆動される。ここで、色フィルタは、複数色の色要素が配置された垂直列を持つ。また、駆動手段は、同色の色要素に対応する電荷どうしが上記の垂直列に対応する垂直転送レジスタ上で混合されるようにCCDイメージャを駆動する。

【0009】同色の色要素に対応する電荷どうしが混合されるようにCCDイメージャを駆動することで、折り返し成分を取り除くフィルタ処理がCCDイメージャ内で行われる。このため、フィルタ回路を新たに設けることなく、ノイズを除去することができる。

【0010】この発明のある実施例では、駆動手段は、第1読み出し手段、垂直転送手段および第2読み出し手段を含む。第1受光素子で生成された第1電荷は、第1読み出し手段によって垂直転送レジスタに読み出され、垂直転送手段によって垂直方向に転送される。第1電荷が所定距離の垂直転送を施されると、第2受光素子で生成された第2電荷が、第2読み出し手段によって垂直転送レジスタに読み出される。ここで、第1受光素子および第2受光素子は、同色の色要素に対応する。

【0011】好ましくは、2色の色要素が上記の垂直列に交互に配置され、所定距離は2つの受光素子の垂直方向における長さに相当する。

【0012】この発明の他の実施例では、色フィルタは原色の色要素がペイヤ配列されたフィルタである。

【0013】この発明の他の実施例では、垂直転送レジスタは複数のメタルによって形成され、少なくとも3つのメタルが1つの受光素子に割り当たられる。

【0014】この発明のさらに他の実施例では、被写体像は露光手段によってCCDイメージャに露光される。ここで、CCDイメージャの最適露光量は算出手段によって算出され、算出された最適露光量は設定手段によって露光手段に設定される。第2読み出し手段は、最適露光量に応じて不能化手段によって不能化される。

【0015】好ましくは、最適露光量はシャッタスピードに基づいて規定され、不能化手段は、シャッタスピードが所定値よりも高速になったときに第2読み出し手段を不能化する。

【0016】第2の発明によれば、インターライン転送方式のCCDイメージャは複数の受光素子および複数の垂直転送レジスタを持ち、色フィルタを形成する複数の色要素は複数の受光素子に1つずつ対応する。CCDイメージャは、発生手段から発生される駆動パルスによって駆動される。ここで、色フィルタは、複数色の色要素が配置された垂直列を持つ。また、発生手段は、同色の

色要素に対応する電荷どうしが上記の垂直列に対応する垂直転送レジスタ上で混合されるようにCCDイメージャを駆動するパルスを発生する。

#### 【0017】

【発明の効果】これらの発明によれば、同色の色要素に対応する電荷どうしが混合されるようにCCDイメージャを駆動することで、折り返し成分を取り除くフィルタ処理がCCDイメージャ内で行われる。このため、フィルタ回路を新たに設けることなく、ノイズを除去することができる。

【0018】この発明の上述の目的、その他の目的、特徴および利点は、図面を参照して行う以下の実施例の詳細な説明から一層明らかとなろう。

#### 【0019】

【実施例】図1を参照して、この実施例のデジタルカメラ10は、レンズ12を含む。レンズ12から入射された光像は、絞りユニット16を通過し、撮像装置14に設けられたインターライン転送方式のCCDイメージャ20に照射される。CCDイメージャ20には、図2に示すように複数の受光素子20aが形成され、各受光素子20aがCCDイメージャ20の各画素を構成する。受光素子20aの前面には、図3に示すようにR、GおよびBの色要素がペイヤ配列された原色フィルタ20dが装着され、R、GおよびBのいずれかの色要素が各受光素子20aに対応する。つまり、1つの色要素が1つの受光素子に対応する。被写体像は、このような原色フィルタ20dを経て受光素子20aに照射され、光電変換を施される。

【0020】ここで、原色フィルタ20aを2ライン×2画素の色ブロックの集まりとえた場合、色ブロックの一方の対角線上にはGの色要素が配置され、他方の対角線上にはRおよびBの色要素が配置される。このような色ブロックが原色フィルタ20a上に複数存在し、各色ブロックは垂直方向および水平方向のいずれにおいても互いに隣接している。また、原色フィルタ20aを形成する垂直列に注目した場合、ある垂直列ではRの色要素とGの色要素とが1画素毎に交互に配置され、別の垂直列ではGの色要素とBの色要素とが1画素毎に交互に配置される。つまり、いずれの垂直列でも、2色の色要素が1画素毎に交互に配置される。

【0021】図2に戻って、CCDイメージャ20は、各画素に対応する複数の受光素子20aと、受光素子20aで光電変換されかつ蓄積された電荷を垂直方向に転送する複数の垂直転送レジスタ20bと、垂直転送レジスタ20bの終端に配置され垂直転送レジスタ20bによって転送されてきた電荷を水平方向に転送する水平転送レジスタ20cとを含み、タイミングジェネレータ(TG)22から出力される駆動パルスによって駆動される。ここで、駆動パルスとしては、受光素子20aから垂直転送レジスタ20bに電荷を読み出す読み出しへ

ルス、読み出された電荷を1ラインずつ垂直方向に転送する垂直転送パルス、水平転送レジスタ20c内の電荷を1画素ずつ水平方向に転送する水平転送パルス、非露光時間すなわち非電荷蓄積期間において受光素子20aで生成された電荷をオーバフロードレイン(図示せず)に掃き捨てる掃き捨てパルスなどがある。

【0022】モード設定ボタン46によってカメラモードが設定されかつレリーズボタン48が押されると、まずプリ露光が行われ、これによって得られた電荷がCCDイメージヤ20から読み出される。プリ露光に際して、TG22は、マイコン40によって設定された初期シャッタスピードデータに応じて、掃き捨てパルスの出力期間を制御する。図4に示すように、掃き捨て期間は注目する1フレーム期間の最初から始まり、掃き捨て期間の終了時期がシャッタスピードデータによって制御される。このようにして電荷蓄積期間が変化し、所望のシャッタスピード(露光時間)による露光が実現される。なお、掃き捨てパルスの出力期間によってシャッタスピードを制御する手法は、電子シャッタ機能として周知である。

【0023】CCDイメージヤ20から出力された画素信号(カメラ信号)はA/D変換器24でデジタル信号つまり画素データに変換され、この画素データが書き出制御回路28によってRAM26に書き込まれる。RAM26に格納された画素データは同じ書き出制御回路28によって読み出され、演算回路30に入力される。

【0024】入力される画素データは、R、GおよびBのいずれか1つの色成分しか持たない。演算回路30は、このような画素データに色補間およびYUV変換を施し、Yデータ、UデータおよびVデータを生成する。このうち、Yデータは重み付け回路32に入力される。重み付け回路32は、重み付け量テーブル34に保持されている重み付け量をYデータに掛け算する。重み付け量テーブル34は、書き出制御回路28からの読み出アドレスデータを受けて、対応する重み付け量を出力する。この重み付け量によってYデータに重み付け処理を施すことで、中央重点測光が可能となる。重み付け回路32から出力されたYデータは、積分器36で1フレーム期間毎に積分される。演算器38は、積分器36から出力された積分データを重み付けの総和で割り算し、露出調整の評価対象となる輝度評価値を算出する。なお、演算器30によってYデータとともに算出されるUデータおよびVデータは、図示しない白バランス調整回路に与えられる。

【0025】マイコン40は、演算器38から出力された輝度評価値を取り込み、この輝度評価値に基づいてシャッタスピードを更新する。最適シャッタスピード(最適露光期間)が算出されると、マイコン40は本露光を行う。この本露光によって生成されたカメラ信号は、ス

イッチSW1を介して信号処理回路42に与えられる。そして、所定の信号処理が施された画像信号が、記録媒体44に記録される。

【0026】マイコン40は、最適シャッタスピードの値に応じて、間引き読み出し方式および画素混合読み出し方式のいずれか一方をTG22に設定する。垂直方向に連続する4つの画素に注目した場合、間引き読み出し方式では、この4つの画素のうち所定2画素から電荷が読み出される。一方、画素混合読み出し方式では、この4つの画素を全てから電荷が読み出され、かつ同じ色成分を持つ画素が混合される。したがって、いいずれの方式が設定されても、カメラ信号を構成する画素数は同じである。

【0027】図5(A)、図5(B)、図6(A)および図6(B)に示すように垂直方向に連続する画素を参照して、それぞれの読み出し方式を詳しく説明する。垂直転送レジスタ20bは複数のメタル(電極)Mによって形成され、1つの受光素子20a(画素)には、3つのメタルMが割り当てられる。色フィルタ20dはR、GおよびBがペイヤ配列された原色フィルタであるため、奇数番目の垂直列(奇数列)にはR画素およびG画素が1画素毎に交互に形成され、偶数番目の垂直列(偶数列)にはG画素およびB画素が1画素毎に交互に形成される。各画素に割り当てられた3つのメタルMに注目すると、V1パルスが1番上のメタルMに印加され、V3パルスが中央のメタルMに印加され、そしてV2AパルスまたはV2Bパルスが1番下のメタルMに印加される。V2Aパルスの印加先およびV2Bパルスの印加先是、2画素毎に切り換わる。つまり、奇数列において連続するR画素、G画素、R画素およびG画素のうち、前半のR画素およびG画素にV2Aパルスが与えられるが、V2Bパルスは後半のR画素およびG画素に与えられる。偶数列においても、連続する4画素の前半におけるG画素およびB画素にV2Aパルスが与えられた場合、V2Bパルスは後半のG画素およびB画素に与えられる。

【0028】このように各受光素子20aに3つのメタルMが割り当てられたCCDイメージヤ20では、各画素をプログラシスキャンすることも可能である。これは、全ての受光素子20aから同時に電荷を読み出す場合でも、隣接する受光素子20aから読み出された電荷が個別に転送されることを意味する。つまり、全画素読み出し時でも、各画素から得られたR信号、G信号およびB信号は、互いに混合されることなくCCDイメージヤ20から出力される。

【0029】図5(A)および図5(B)を参照して、間引き読み出し方式が選択されると、V2Bパルスが印加される画素からの電荷の読み出しが中止され、V2Aパルスが印加される画素からのみ電荷が読み出される。このため、垂直方向に連続する2画素分の電荷が、2画

素おきに読み出される。奇数列においては、R 4 信号、G 4 信号、R 2 信号およびG 2 信号が読み出され、対応する垂直転送レジスタ 20 b 上を個別に転送される。一方、偶数列ではG 4 信号、B 4 信号、G 2 信号およびB 2 信号が読み出され、これも対応する垂直転送レジスタ 20 b 上を個別に転送される。つまり、間引き読み出し方式が選択されたときに読み出しの対象となる色ブロックは、垂直方向において 1 ブロックおきに存在する色ブロックである。垂直方向に転送された画素信号は、その後 1 ライン毎に水平転送を施される。CCDイメージヤ 20 から出力されるカメラ信号には、R、G およびB の全ての色成分が含まれる。

【0030】図6 (A) および図6 (B) を参照して、画素混合読み出し方式が選択されると、全ての画素から電荷が読み出される。但し、まずV 2 A パルスが印可される画素から電荷が読み出され、読み出された電荷が垂直方向に 2 画素分だけ転送された時点で、V 2 B パルスが印可される画素から電荷が読み出される。奇数列では、まずR 4 信号、G 4 信号、R 2 信号およびG 2 信号が垂直転送レジスタ 20 b に読み出され、垂直転送レジスタ 20 b 上を個別に転送される。2 ライン分の垂直転送が完了すると、R 3 信号、G 3 信号、R 1 信号およびG 1 信号が読み出される。これによって、同じ色要素に対応する電荷どうしが垂直転送レジスタ 20 b 上で混合され、(R 3 + R 4) 信号、(G 3 + G 4) 信号、(R 1 + R 2) 信号および(G 1 + G 2) 信号が得られる。偶数列では、まずG 4 信号、B 4 信号、G 2 信号およびB 2 信号が垂直転送レジスタ 20 b に読み出され、これらの信号が 2 ライン分だけ垂直転送された時点で、G 3 信号、B 3 信号、G 1 信号およびB 1 信号が同じ垂直転送レジスタ 20 b に読み出される。これによって、(G 3 + G 4) 信号、(B 3 + B 4) 信号、(G 1 + G 2) 信号および(B 1 + B 2) 信号が垂直転送レジスタ 20 b 上で生成される。

【0031】つまり、画素混合読み出し方式が選択されると、まず垂直方向において 1 ブロックおきに存在する色ブロックから画素信号が読み出される。そして、この画素信号が垂直方向に 2 ライン分転送された時点で残りの色ブロックから画素信号が読み出される。これによって、互いに同じ色成分を持つ画素信号が垂直転送レジスタ 20 b 上で混合される。混合された画素信号は、異なる色成分どうしで混合されないように垂直転送され、その後 1 ライン毎に水平転送される。つまり、R、G およびB の全ての色成分を含むカメラ信号が、CCDイメージヤ 20 から出力される。

【0032】間引き読み出し方式では、サンプリング定理に従ってカメラ信号に折り返し成分が含まれてしまう。このため、フィルタ処理によってカメラ信号から折り返し成分を除去しなければ、ノイズが現れてしまう。これに対して、画素混合読み出し方式では、一方の画素

信号が 2 ライン分だけ垂直転送されたときに他方の画素信号が読み出され、それぞれの画素信号が混合される。このような転送方式は、図 7 に示すフィルタ処理と等価である。つまり、R 1 信号およびR 2 信号に注目した場合、R 2 信号に遅延して R 1 信号が読み出され、両者が加算される。画素混合読み出し方式を選択した場合、このようにしてフィルタ処理が実行され、カメラ信号から折り返し成分が除去される。

【0033】電荷の転送を行う TG 22 は、図 8 に示すように構成される。H カウンタ 22 a は水平画素数をカウントするカウンタである。水平カウント値は、マイコン 40 からの撮影指示または水平同期信号に応答してリセットされ、かつ画素クロックに応答してインクリメントされる。一方、V カウンタ 22 b は垂直ライン数をカウントするカウンタである。垂直カウント値は、撮影指示または垂直同期信号に応答してリセットされるとともに、水平同期信号に応答してインクリメントされる。水平カウント値および垂直カウント値のいずれも、デコーダ 22 c ~ 22 k に与えられる。デコーダ 22 c は、これらのカウント値とマイコン 40 からのシャッタスピードデータに基づいて電荷掃き捨てパルス SUB を生成する。また、デコーダ 22 d は、入力されたカウント値から水平転送パルス H 1 (H 1 パルス) を生成し、デコーダ 22 e および 22 f は、カウント値から垂直転送パルス V 1 (V 1 パルス) および垂直転送パルス V 3 (V 3 パルス) を生成する。

【0034】さらに、デコーダ 22 g ~ 22 k はそれぞれ、タイミングパルス XV 2 A, XSGA, XV 2 B 1, XV 2 B 2 および XSGB を生成する。このうち、タイミングパルス XV 2 A および XSGA は、そのままドライバ 22 m に与えられる。一方、タイミングパルス XV 2 B 1 および XV 2 B 2 は、スイッチ SW 2 を介してドライバ 22 m に与えられ、タイミングパルス XSG B は直接ドライバ 22 m に与えられる。マイコン 40 は、間引き読み出し方式が選択されたときにスイッチ SW 2 をデコーダ 22 i 側に接続し、画素混合読み出し方式が選択されたときにスイッチ SW 2 をデコーダ 22 j 側に接続する。このため、間引き読み出し時はタイミングパルス XV 2 B 1 がドライバ 22 m に入力され、画素混合読み出し時はタイミングパルス XV 2 B 2 がドライバ 22 m に入力される。ドライバ 22 m および 22 n はそれぞれ、与えられたタイミングパルスに基づいて垂直転送パルス V 2 A (V 2 A パルス) および垂直転送パルス V 2 B (V 2 B パルス) を生成する。

【0035】したがって、図 9 および図 12 から分かるように、H 1 パルス、V 1 パルス、V 2 A パルスおよび V 3 パルスは各読み出し方式に共通するが、V 2 B パルスは、読み出し方式によって異なる。間引き読み出し時は、A 期間において V 2 A パルスだけが正極性をとり、この結果、V 2 A パルスが印加される画素からのみ電荷

が読み出される。つまり、V2Bパルスが印加される画素からの電荷の読み出し処理が不能化される。一方、画素混合読み出し時は、同じA期間においてまずV2Aパルスが正極性をとり、その後V2Bパルスが正極性をとる。このため、V2Aパルスが印加される画素から電荷が読み出された後、V2Bパルスが印加される画素から電荷が読み出される。なお、V2AパルスおよびV2Bパルスにおいて、正極性をとる部分が読み出しパルスに相当する。

【0036】間引き読み出し方式が選択されたとき、それぞれのパルスは、A期間において図10に示すように変化する。V2Aパルスがプラスレベルになったときに、対応する画素の電荷が垂直転送レジスタに読み出される。読み出しの後、V2AパルスおよびV2Bパルスが同時に2回マイナスレベルをとり、これによって電荷が2ライン分だけ垂直方向に転送される。図11から分かるように、V2AパルスおよびV2BパルスはA期間以外でも所定タイミングでマイナスレベルとなり、かつほぼ同じタイミングでV1パルスおよびV3パルスもマイナスレベルとなる。この結果、電荷が垂直方向に転送されていく。垂直転送された電荷は、その後H1パルスによって水平転送され、CCDイメージヤ20から出力される。

【0037】画素混合読み出し方式が選択されたときのA期間では、各パルスは図13に示すように変化する。V2Aパルスが1回プラスレベルをとり、次にV2AパルスおよびV2Bパルスが同時に2回マイナスレベルをとる。これによって、最初に読み出された電荷が2ライン分垂直転送される。続いて、V2Bパルスが1回プラスレベルをとり、これに応答して読み出された電荷が、垂直転送されてきた電荷と混合される。A期間以外では、各パルスは図14に示すように変化し、これによって、混合された電荷が垂直方向に転送されていく。混合電荷は、垂直転送の後、H1パルスによって水平転送される。

【0038】マイコン40は、図15および図16に示すフロー図を処理して本露光量を算出し、撮影された被写体像を記録媒体44に記録する。なお、このフロー図の処理は、レリーズボタン48の押圧に応答して開始される。

【0039】まずステップS1で絞りを所定のF値に設定し、ステップS3で露光時間（シャッタースピード）を初期化する。つまり、たとえば1/250秒の初期シャッタースピードデータをTG22に設定する。続いて、ステップS4でスイッチSW2をデコーダ22i側に切り換えて間引き読み出し方式をTG22に設定し、ステップS5でTG22に撮影を指示する。TG22は、設定されたシャッタースピードデータに従ってプリ露光を行い、かつ生成された電荷を間引き読み出し方式で読み出す。

【0040】マイコン40は、プリ露光によって得られたカメラ信号に基づいて演算器38から出力された輝度評価値をステップS7で取り込み、ステップS9で次回のシャッタースピードを算出する。具体的には、この輝度評価値と最適な露出状態で得られる目標評価値とを比較し、輝度評価値が目標評価値に一致するシャッタースピードを算出する。たとえば輝度評価値が“50”で目標評価値が“100”であれば、輝度は最適状態の半分しかないので、次回の露光時間は1/125秒となる。マイコン40は、ステップS11でTG22に設定するシャッタースピードデータを更新し、ステップS13でステップS5～S11の処理が3回実行されたかどうか判断する。つまり、所望の露光量が得られるシャッタースピード（最適シャッタースピード）を正確に算出するために、上述の処理が3回繰り返される。

【0041】ステップS13で“YES”と判断されると、マイコン40はステップS15で最適シャッタースピード（最適露光期間）を1/1000秒の時間データと比較する。そして、最適露光期間が1/1000秒または1/1000秒よりも長ければ、ステップS17でスイッチSW2をデコーダ22j側に切り換え、画素混合読み出し方式を設定する。そして、ステップS19に進む。一方、最適露光期間が1/1000秒よりも短ければ、間引き読み出し方式を維持したままステップS19に進む。したがって、最適露光期間がたとえば1/500秒であれば、画素混合読み出し方式が選択される。

【0042】この実施例のシャッタ制御には図4に示す電子シャッタが用いられるため、不要な電荷の掃き捨ての後に必要な電荷の蓄積が行われ、所定の蓄積期間が経過した時点で電荷が読み出される。すると、画素を異なる時期に読み出す画素混合読み出し方式では、シャッタースピードが速くなるほど読み出し時期のずれの影響が大きくなる。つまり、先に読み出される電荷量と後で読み出される電荷量との差が、露光時間が短くなるほど大きくなる。このため、この実施例では、最適シャッタースピードの値に応じて電荷の読み出し方式を切り換えるようにしている。なお、一方、切り換えの閾値を1/1000秒としたのは、読み出された電荷を1ライン分転送するのに同じ1/1000秒かかるからである。

【0043】マイコン40はその後、ステップS19でTG22に撮影を指示する。このため、最適シャッタースピードによる本露光が実行され、これによって生成された電荷が所望の方式で読み出される。このようにしてCCDイメージヤ20からカメラ信号が outputされると、マイコン40はステップS21で記録処理を行う。カメラ信号はスイッチSW1を介して信号処理回路42に入力され、所定の処理を施される。そして、信号処理回路42から出力された静止画像信号が記録媒体44に記録される。

【0044】この実施例によれば、画素混合読み出し方

式を選択することによって、CCDイメージャ20内で図14に示すようなフィルタ処理が施されるため、フィルタ回路を追加することなくカメラ信号から折り返し成分を取り除くことができる。また、最適シャッタスピードが低速のときだけ画素混合読み出し方式を選択するようにしたため、最初に読み出される電荷と2回目に読み出される電荷との間で電荷量が大きくずれるようなことはない。

【0045】なお、この実施例では絞り優先モードを用いて説明したが、この発明はシャッタスピード優先モードおよびプログラムAEモードでも適用できることはもちろんある。シャッタスピード優先モードでは絞り量を調整することで露光量が変化し、プログラムAEモードではシャッタスピードおよび絞り量の両方を調整することで露光量が変化する。このため、シャッタスピード優先モードにおいて設定できるシャッタスピードを1/1000秒よりも低速に制限するようにすれば、常に折り返し成分を含まないカメラ信号を得ることができる。

【0046】また、この実施例では静止画を撮影する場合についてのみ説明したが、この発明は動画の撮影にも適用できることは言うまでもない。また、この発明は、液晶ディスプレイにリアルタイムの動画像（スルービデオ）を表示するスルービデオモードにおいても適用できる。

【0047】さらに、この実施例ではシャッタスピードを電子シャッタによって制御するようにしたが、静止画の撮影時はいわゆるメカシャッタによってシャッタスピードを制御するようにしてもよい。また、この実施例ではプリ露光時に間引き読み出し方式を設定するようにしたが、これに代えて画素混合読み出し方式を設定するようにしてもよいことはもちろんである。さらにまた、この実施例では、R、GおよびBの色要素がペイヤ配列された原色フィルタを用いているが、図17に示すようなYe、Cy、MgおよびGの色要素を持つ補色フィルタを原色フィルタの代わりに用いてもよい。

#### 【図面の簡単な説明】

【図1】この発明の1実施例を示すブロック図である。

【図2】CCDイメージャを示す図解図である。

【図3】原色フィルタを示す図解図である。

【図4】図1実施例の動作の一部を示す図解図である。

【図5】間引き読み出しモードにおける動作の一部を示す図解図である。

【図6】画素混合読み出しモードにおける動作の一部を示す図解図である。

【図7】フィルタの一例を示すブロック図である。

【図8】TGの一例を示すブロック図である。

【図9】間引き読み出しモードにおける動作の一部を示すタイミング図である。

【図10】間引き読み出しモードにおける動作の他の一部を示すタイミング図である。

【図11】間引き読み出しモードにおける動作の他の一部を示すタイミング図である。

【図12】画素混合読み出しモードにおける動作の一部を示すタイミング図である。

【図13】画素混合読み出しモードにおける動作の他の一部を示すタイミング図である。

【図14】画素混合読み出しモードにおける動作の他の一部を示すタイミング図である。

【図15】図1実施例の動作の一部を示すフロー図である。

【図16】図1実施例の動作の他の一部を示すフロー図である。

【図17】補色フィルタを示す図解図である。

#### 【符号の説明】

10…デジタルカメラ

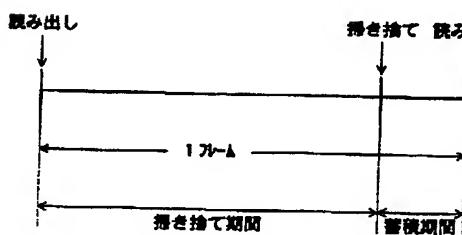
14…撮像装置

20…CCDイメージャ

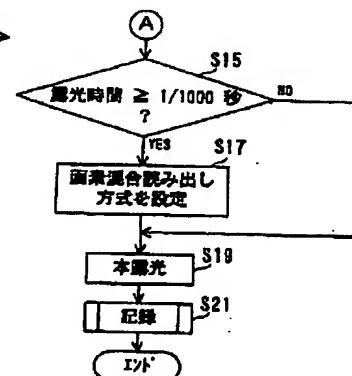
22…タイミングジェネレータ

40…マイクロコンピュータ

【図4】



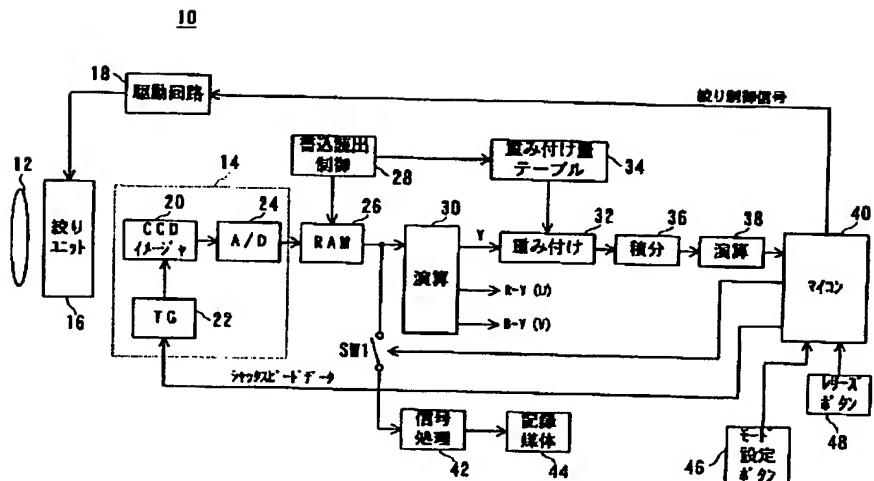
【図7】



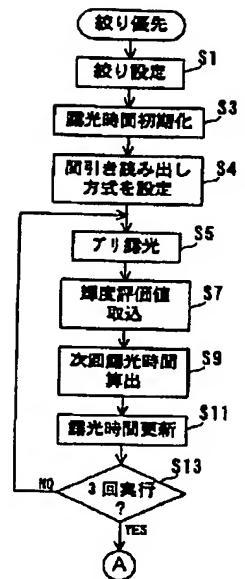
【図16】

【図 1】

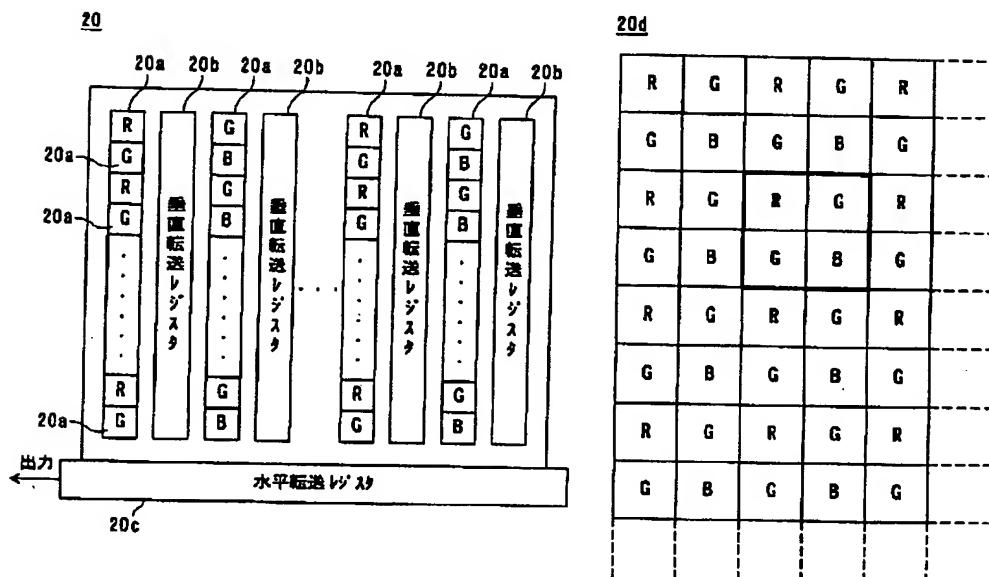
【図 15】



【図 2】

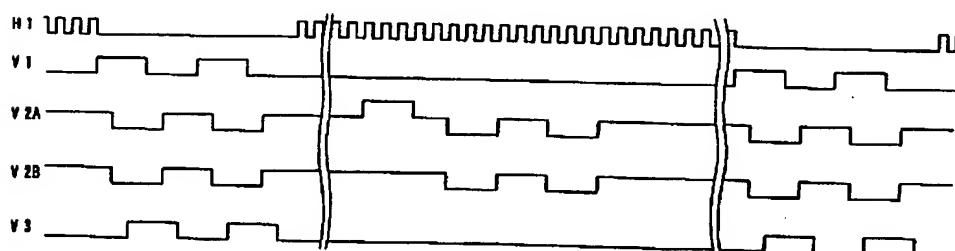


【図 3】



【図 10】

間引き読み出しモード (A期間)



【図5】

(A) 寄数列

		SBC	2line Shift	
		T1	T2	T3
R4	V1			
	V3			
	V2A	R4		
G4	V1			
	V3			
	V2A			
	V1			
R3	V1			
	V3			
	V2B		R4	
G3	V1			
	V3			
	V2B			
	V1			
R2	V1			
	V3			
	V2A	R2		R4
G2	V1			
	V3			
	V2A			
	V1			
R1	V1			
	V3			
	V2B		R2	
G1	V1			
	V3			
	V2B			

↑ M

(B) 倍数列

		SBC	2line Shift	
		T1	T2	T3
G4	V1			
	V3			
	V2A	G4		
B4	V1			
	V3			
	V2A		B4	
G3	V1			
	V3			
	V2B			G4
B3	V1			
	V3			
	V2B			
G2	V1			
	V3			
	V2A		G2	
B2	V1			
	V3			
	V2A		B2	
G1	V1			
	V3			
	V2B			G2
B1	V1			
	V3			
	V2B			B2

↑ M

【図17】

Ye	Cy	Ye	Cy	Ye	
G	Mg	G	Mg	G	
Ye	Cy	Ye	Cy	Ye	
G	Mg	G	Mg	G	
Ye	Cy	Ye	Cy	Ye	
G	Mg	G	Mg	G	
Ye	Cy	Ye	Cy	Ye	
G	Mg	G	Mg	G	

【図6】

(A) 寄数列

		SBC	2line Shift	SCA	
		T1	T2	T3	T4
R4	V1				
	V3				
	V2A	R4			
G4	V1				
	V3				
	V2A				
R3	V1				
	V3				
	V2B				
G3	V1				
	V3				
	V2B				
R2	V1				
	V3				
	V2A				
G2	V1				
	V3				
	V2A				
R1	V1				
	V3				
	V2B				
G1	V1				
	V3				
	V2B				

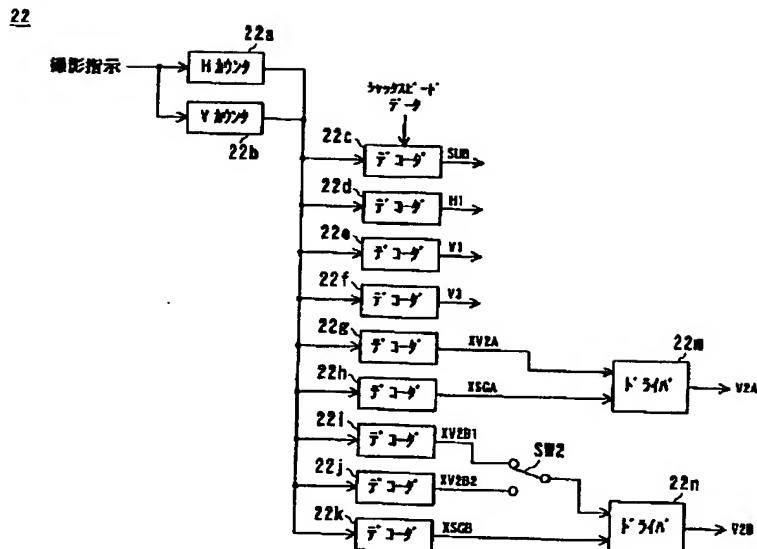
↑ M

(B) 倍数列

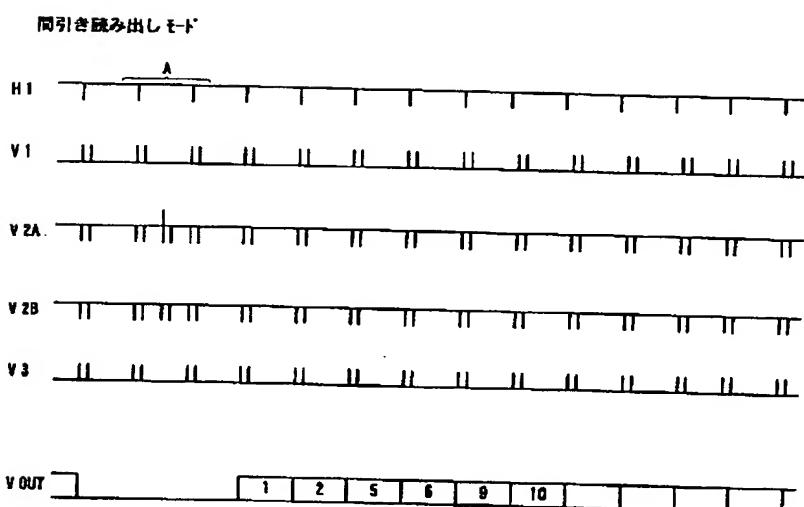
		SBC	2line Shift	SCA	
		T1	T2	T3	T4
G4	V1				
	V3				
	V2A	G4			
B4	V1				
	V3				
	V2A		B4		
G3	V1				
	V3				
	V2B				
B3	V1				
	V3				
	V2B				
G2	V1				
	V3				
	V2A				
B2	V1				
	V3				
	V2A				
G1	V1				
	V3				
	V2B				
B1	V1				
	V3				
	V2B				

↑ M

【図 8】

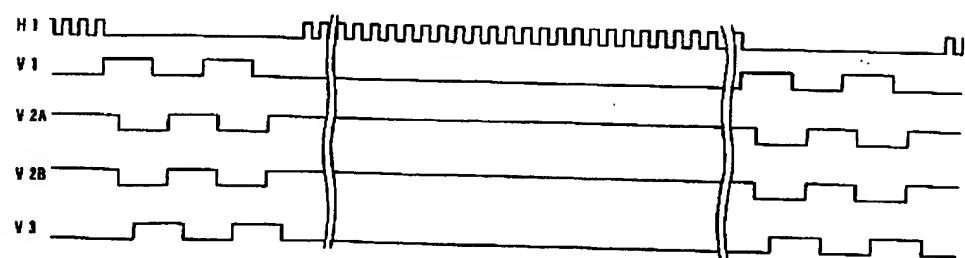


【図 9】

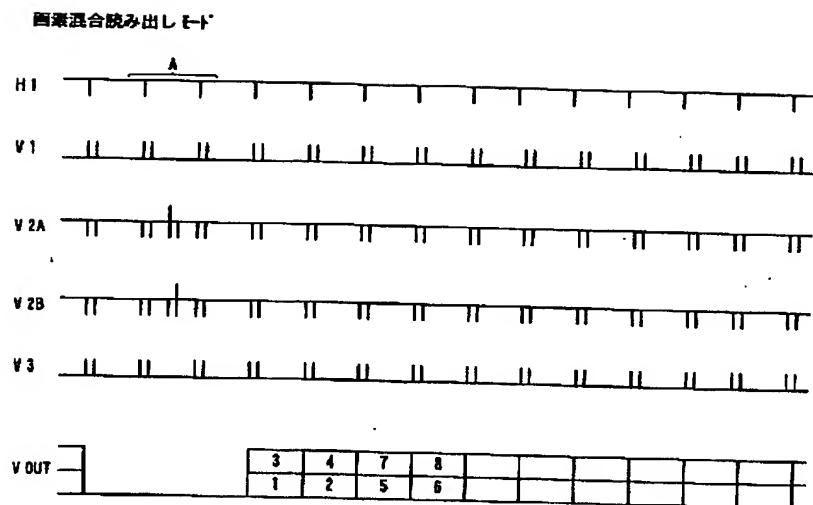


【図 11】

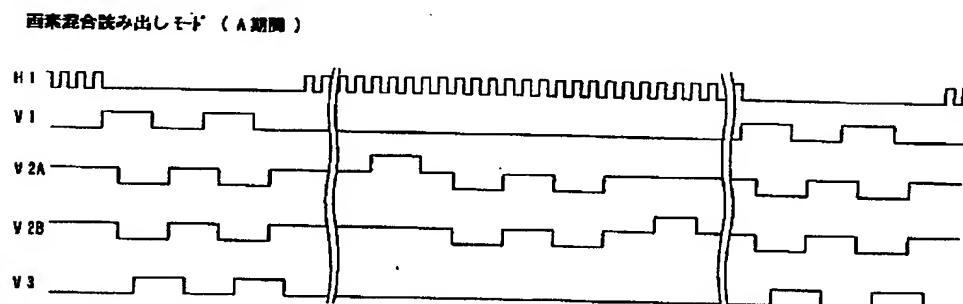
同引き読み出しモード（A期間以外）



【図12】



【図13】



【図14】

